

## “ 计算机组成原理 ” 课专业词汇英汉对照

英文	中文
address	地址
addressing mode	寻址方式
addressing translation or mapping	地址变换或映射
algorithm	算法
AND gate	与门
AND operation	与运算
application software	应用软件
Arithmetic Logic Unit (ALU)	算术逻辑运算单元
assembler	汇编器
assembly language	汇编语言
asynchronous bus	异步总线
base or displacement addressing	基址或偏移量寻址
basic block	基本块
biased notation	移码
Booth's algorithm	布斯算法
branch	转移
branch not taken	转移不成功
branch taken	转移成功
branch target address	转移目标地址
bus arbitration 总线仲裁	
bus request	总线请求
bus transaction	总线操作
Cache	高速缓冲存储器
Complex Instruction Set Computer (CISC)	复杂指令系统计算机
compiler	编译器
computer architecture	计算机体系结构
computer organization	计算机组成
conditional branch	条件分支
Control Memory (CM)	控制寄存器
control signal	控制信号
data dependencies	数据相关性
data transfer instruction	数据传送指令
datapath	数据路径
datapath element	数据路径部件
delayed branch	延迟转移 (分支)
direct memory access (DMA)	直接存储器访问
divisor	除数
double precision	双精度
dynamic pipeline scheduling	动态流水线调度

Electronic Numerical Integrator And Computer (ENIAC)	电子数字积分计算机
exception or interrupt	异常或中断
exclusive OR gate	异或门
exponent	指数
floating point	浮点数
fully associative Cache	全相联 Cache
general-purpose register (GPR)	通用寄存器
handshaking protocol	握手协议
hardwired control	硬布线控制
hexadecimal	十六进制
high-level programming language	高级程序编程语言
hit rate	命中率
I/O	输入输出
I/O instruction	I/O 指令
I/O interface	I/O 接口
immediate addressing	立即数寻址
instruction format	指令格式
internal memory	内存储器
Least Recently Used (LRU)	最近最久没有使用
least significant bit	最低有效位
linear pipeline	线性流水线
Main Memory (MM)	主存储器
memory hierarchy	存储器层次结构
microcode	微代码
microinstruction	微指令
microprogram	微程序
microprogrammed control	微程序控制
most significant bit	最高有效位
multicycle or multiple clock cycle implementation	多周期或多时钟周期实现方式
nonlinear pipeline	非线性流水线
normalized	规格化的
opcode	操作码
operating system	操作系统
overflow	上溢
PC-relative addressing	PC 相对寻址
pipeline data hazard	流水线数据相关
pipeline stall	流水线断流
pipelining stage	流水线功能阶段或步骤
processor memory buses	处理器—存储器总线
Program Counter (PC)	程序计数器
quotient	商

Random Access Memory (RAM)	随机存储器
Read Only Memory (ROM)	只读存储器
Reduced Instruction Set Computer (RISC)	精简指令系统计算机
remainder	余数
reservation table	预约表
round	舍入
scientific notation	科学计数法
Serial Access Memory (SAM)	顺序存储器
set associative Cache	组相联 Cache
sign-extend	符号扩展
significand	有效数
single precision	单精度
spatial locality	空间局部性
speedup	加速比
state diagram	状态图
static pipeline	静态流水线
structural hazard	结构相关
superscalar pipelining	超标量流水线
synchronous bus	同步总线
system software	系统软件
tag	标记
temporal locality	时间局部性
throughput	吞吐量
transfer time	传输时间
underflow	下溢
valid bit	有效位
Very Large Scale Integration (VLIG)	超大规模集成电路
virtual address	虚拟地址
virtual memory	虚拟存储器